



孕龍科技股份有限公司
Zeroplus Technology Co., Ltd.

SPECIFICATION

MODEL: 019-LAP-STBus-M

PART NO : _____

VERSION : V1.05

Approver		Check	Design
GM	PM		

Customer Confirm

* Please fax the file to
Zeroplus Technology after
signing.

2F, NO.123, Jian Ba Rd,
Chung Ho City, Taipei Hsian, R.O.C.

Tel:+886-2-66202225
Fax:+886-2-22234362



目录

1	软件注册.....	3
2	人机界面.....	8
3	使用说明.....	10



1 软件注册

软件注册请依照下列步骤进行注册。

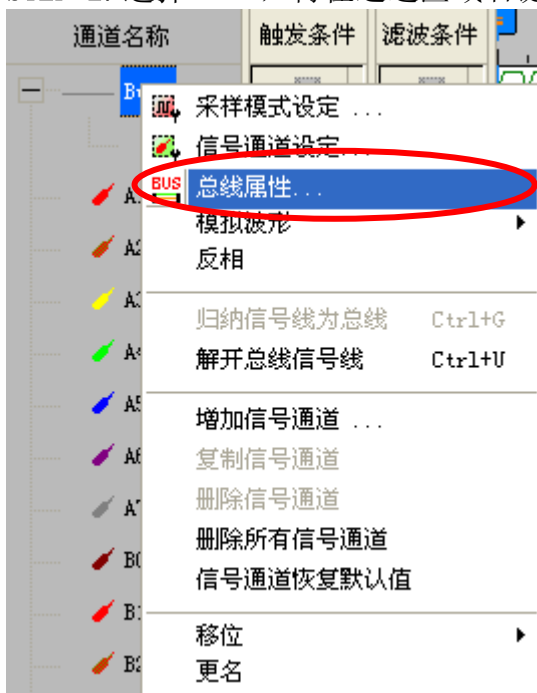
※ 注 1：所有总线注册程序皆相同，注册时依照程序即可，下图注册以 **BUS** 总线协议为范例，藉以参考。

※ 注 2：本说明书若有任何改动恕不另行通知。因模组版本升级而造成的与本说明书不符，以模组软件为准。

STEP 1. 打开逻辑分析仪软体，在通道名称区域右键，点选归纳信号线为总线，把 A0 归纳为 Bus1。



STEP 2. 选择 Bus1，再在通道区域右键，点选总线属性，调出总线属性对话框。

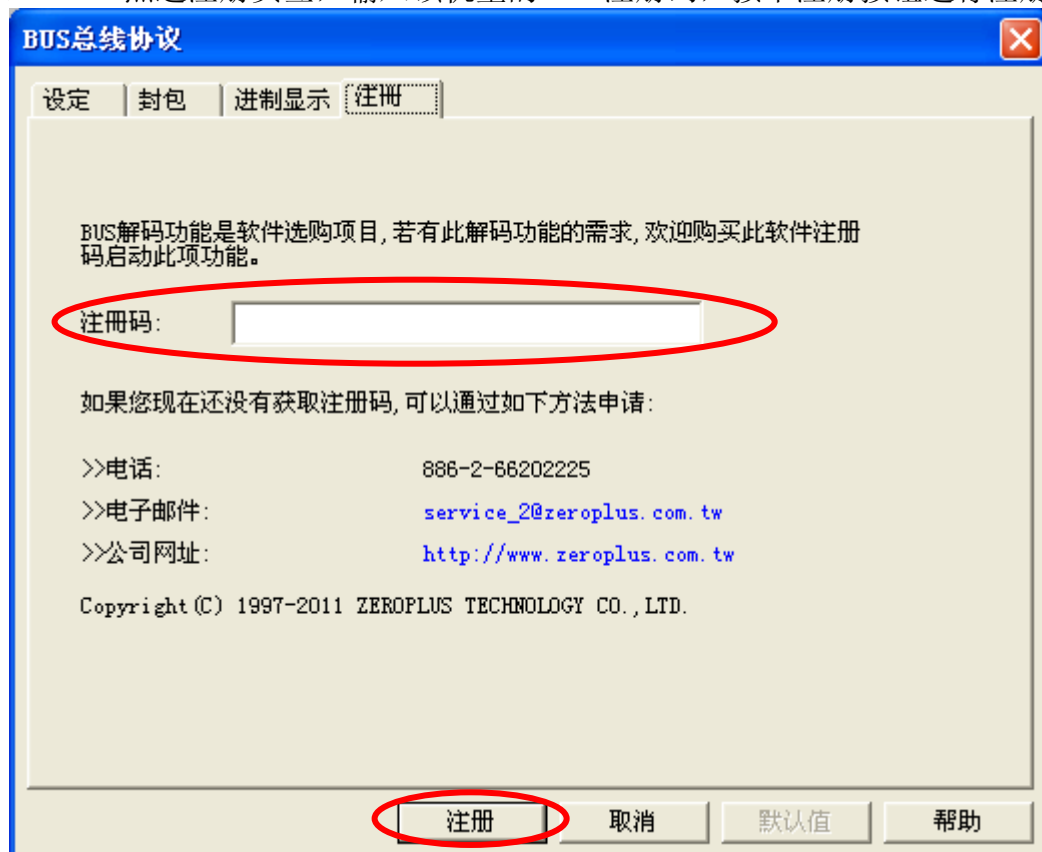




STEP 3. 在总线属性对话框，点选 ZEROPLUS LA BUS MODULE V1.00.00 (CN01)，再单击参数配按钮，出该模组设定对话框。

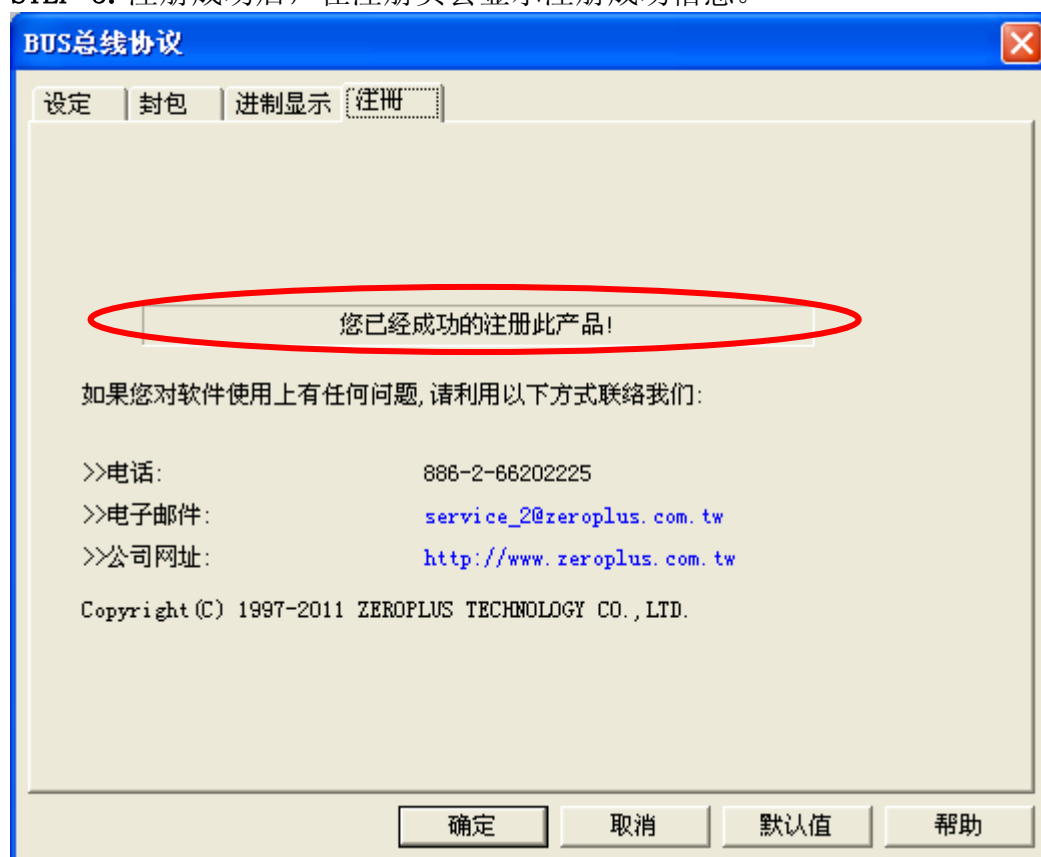


STEP 4. 点选注册页签，输入该机型的 BUS 注册码，按下注册按钮进行注册。





STEP 5. 注册成功后，在注册页会显示注册成功信息。





2 人机界面

设定部分，请参考下图界面。

设定页

通道设定：

FR：同步讯号线，用来确定封包的起始与结束。默认值为 A0。

STBus：ST 与 GCI 的数据线，默认值为 A1。

CLK：频率讯号线，默认值为 A2。

总线协议设定：

同步电平：FR 低电平与 FR 高电平，默认值为 FR 低电平。

采样边沿：可选择上升沿或下降沿采样，默认值为下降沿。

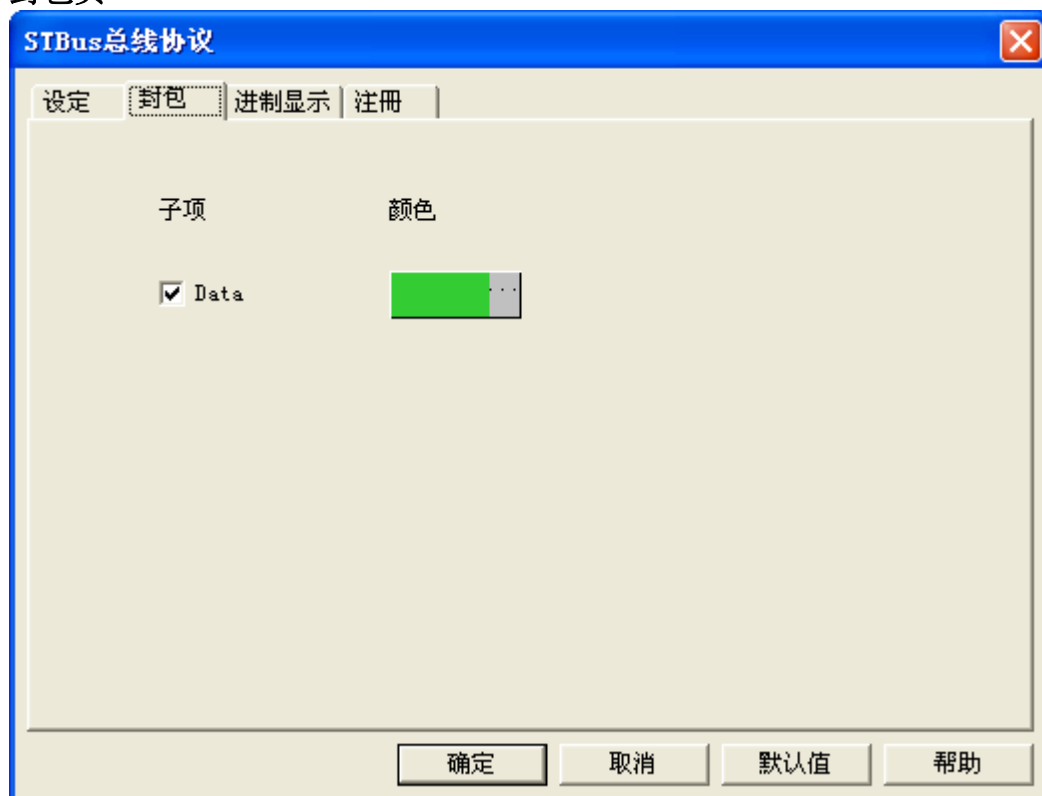
帧长：默认值为不勾选，勾选时，封包长度为固定，如设定 512 Bit 时，每个封包必须为 512 Bit，多出与不足的部分，不进行解码，数据以 8 Bit 为一组显示。

总线协议颜色设定：

使用者可自行设定解码字段的颜色。



封包页



封包部分，可选择显示项目及颜色配置。

进制显示页



Data 封包使用者可自定义进制显示，当启动自定义进制显示时，以模组进制显示设定为准，不启用时，以主程式设定数据格式为准。



注册页

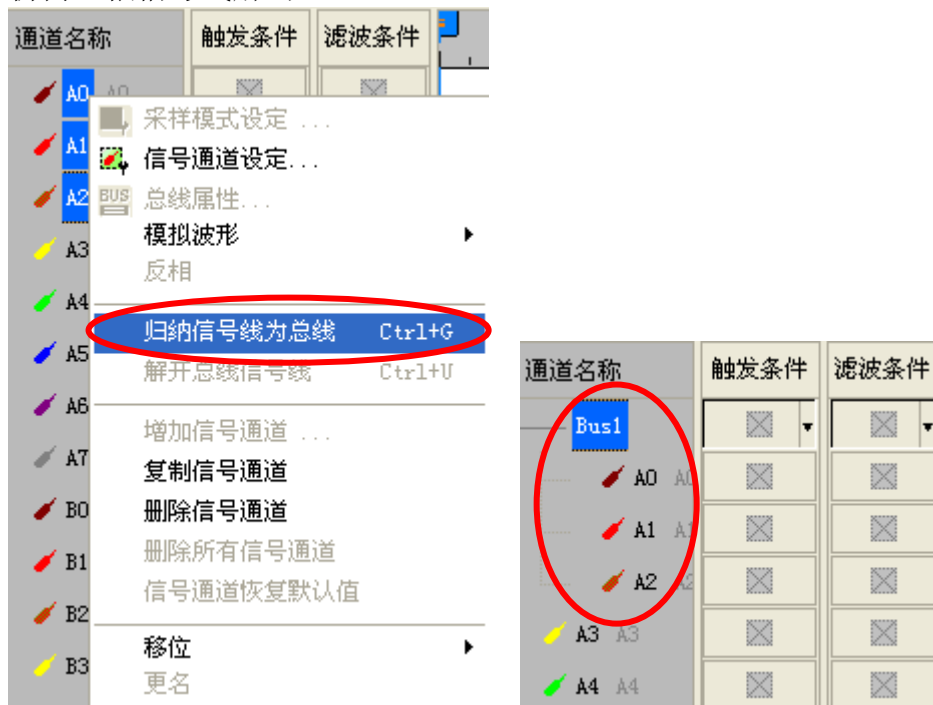


注册部分提供公司信息。有问题可拨打电话及来信或是上网查询。



3 使用说明

STEP 1. 在通道名称区域右键，点选归纳信号线为总线，把 A0~A2 归纳为 Bus1，STBus 总线协议分析需 3 根信号线解码。

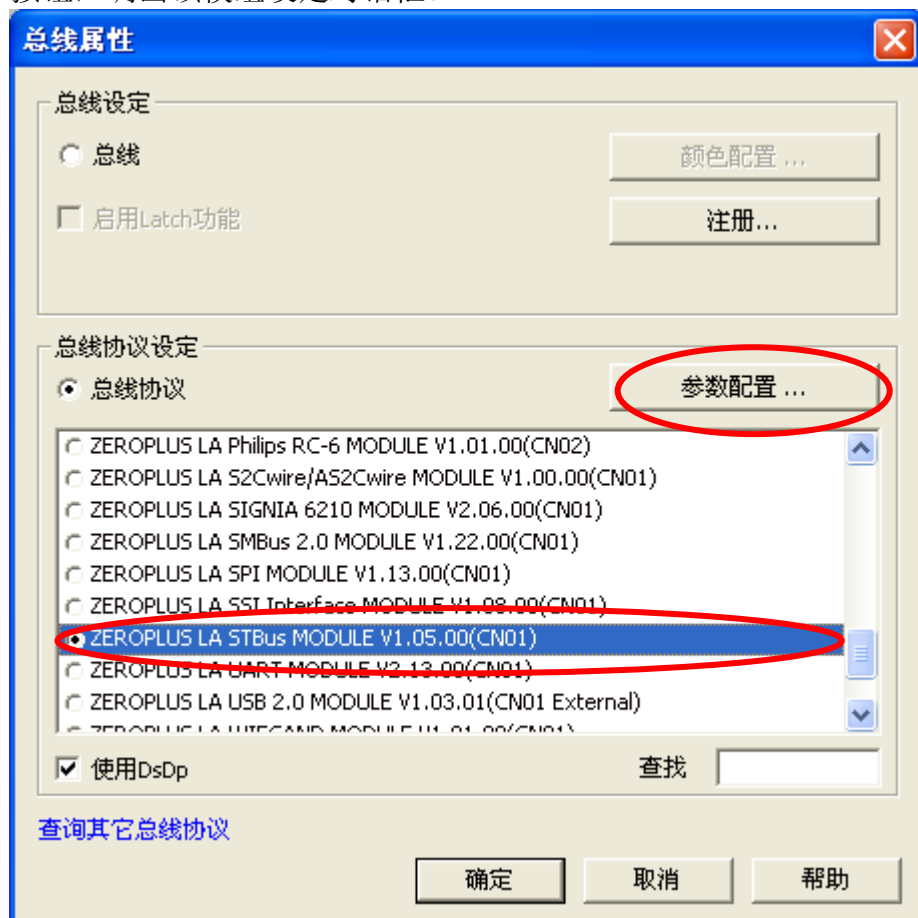


STEP 2. 选择 Bus1，再在通道区域右键，点选总线属性，调出总线属性对话框。

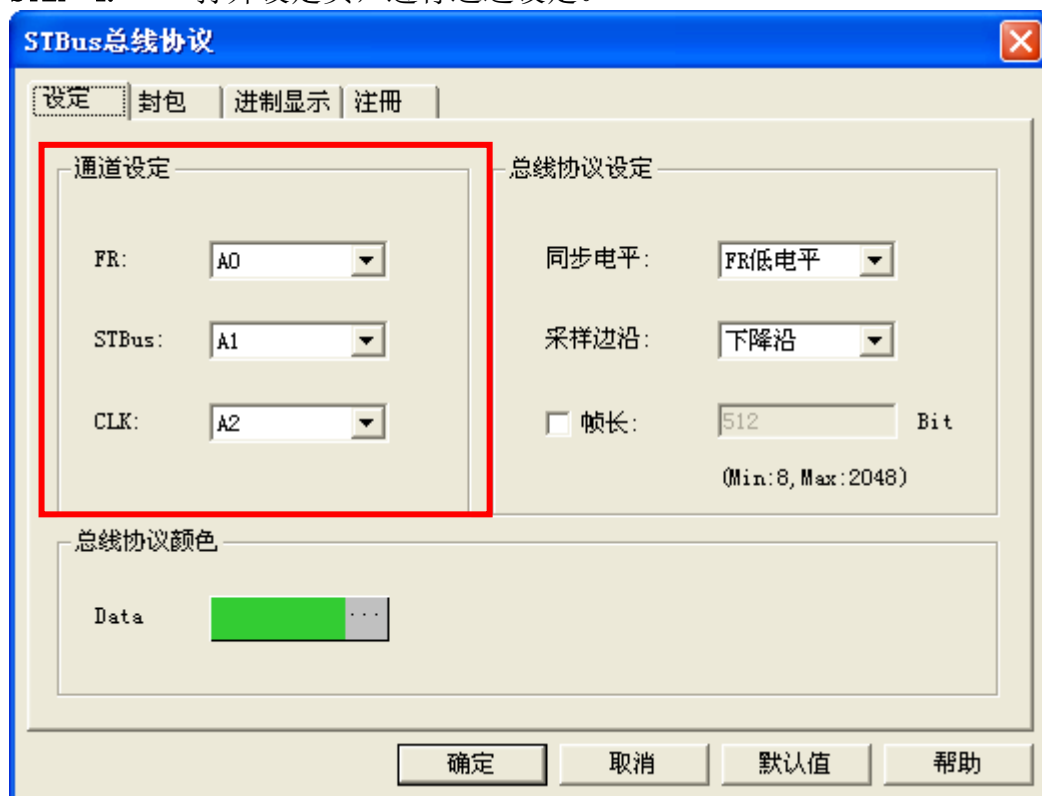




STEP 3. 在总线属性对话框，点选 ZEROPLUS LA STBus MODULE V1.05.00(CN01)，再单击参数配置按钮，调出该模组设定对话框。



STEP 4. 打开设定页，进行通道设定。





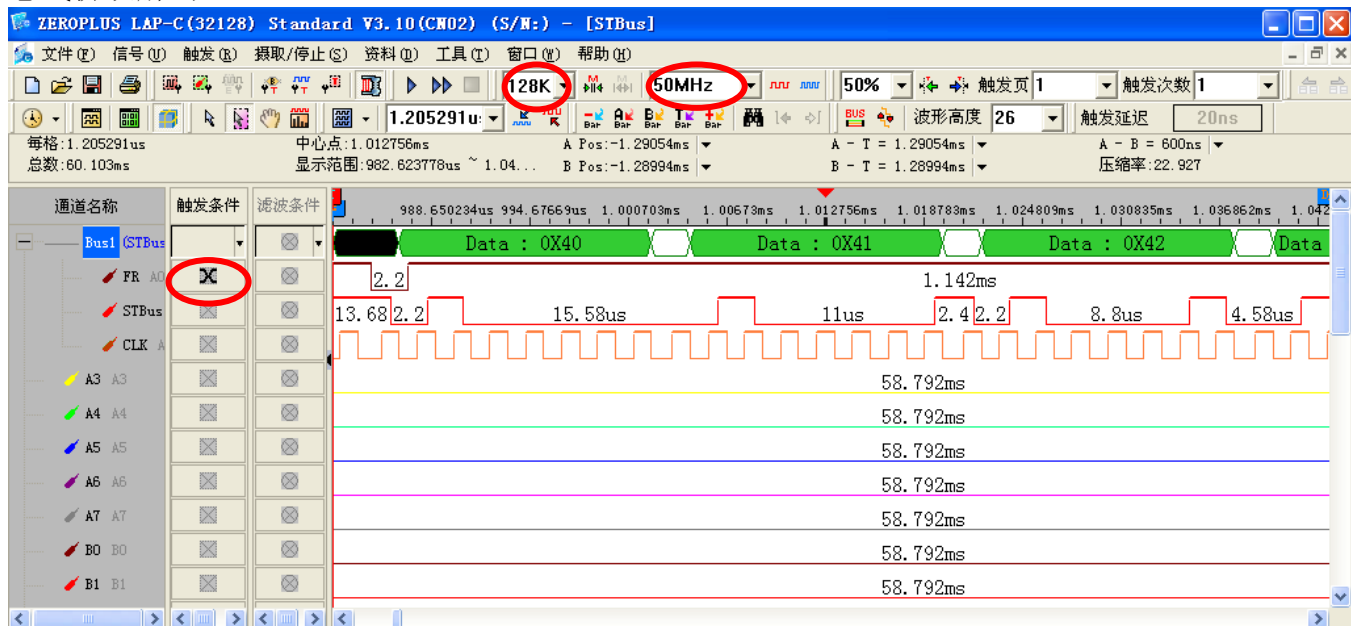
STEP 5. 总线协议设定。

STEP 6. 总线协议颜色设定。



STEP 7. 下图为总线协议分析模组译码完成图示。设定条件为任一边沿、记忆深度 128K、采样频率为 50MHz。（采样频率最好是待测讯号的 8 倍以上）

总线协议解码



封包列表

